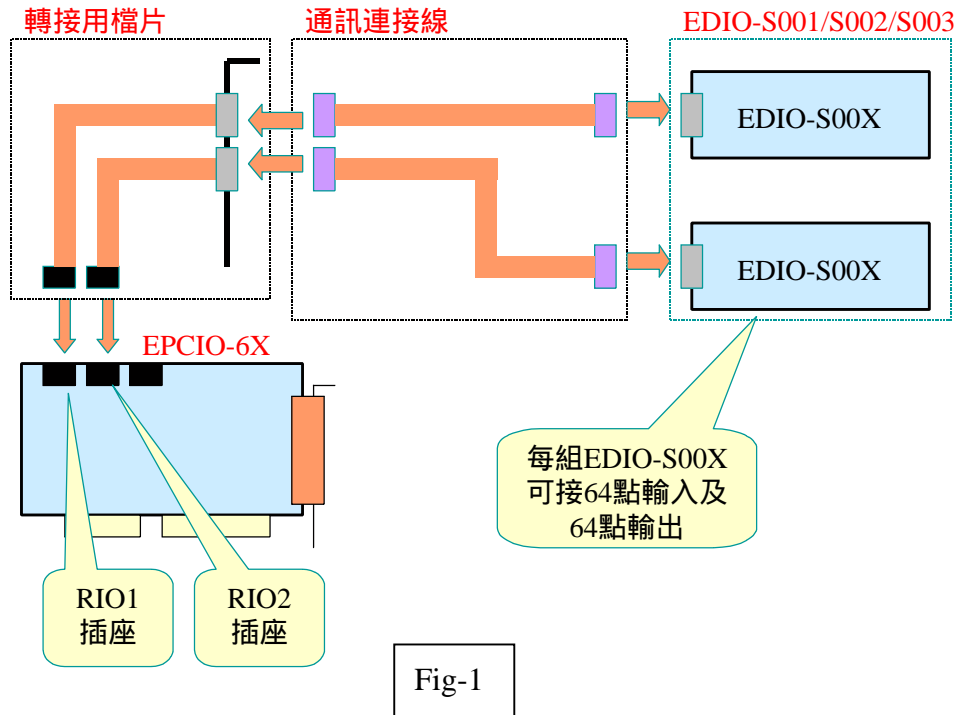


EDIO-S001/S002/S003 配線注意事項

1. 通訊線配接如 Fig-1

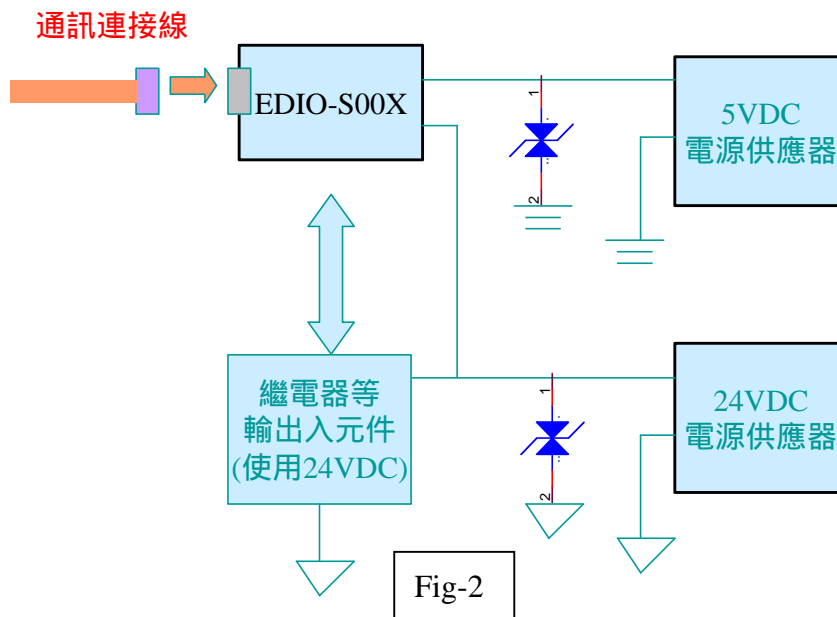
通訊線配接應整齊乾淨,不與其他具高干擾性線路(如電源線)走同一槽。也應避開高電磁干擾源,如放電加工機等,並可考慮使用具金屬屏蔽之通訊線。



2. EDIO 之電源供應模組可考慮配接突波吸收器(Fig-2)

5V 電源突波吸收器可選用(P6KE6V8 / 6.8V 600W 雙向 TVS)

24V 電源突波吸收器可選用(P6KE36 / 36V 600W 雙向 TVS)



3. EDIO 模組所連接之外部繼電器應附飛輪二極體以吸收切換雜訊
如 Fig-3

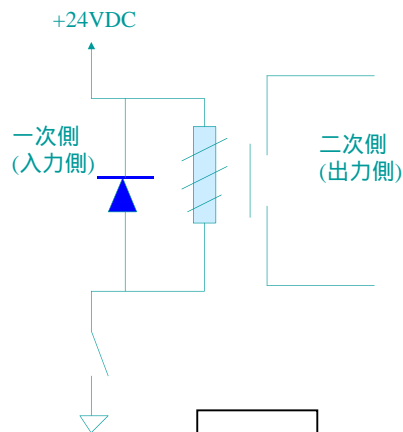


Fig-3

4. 考慮在 EDIO 電源供應器之 AC 電源輸入端接高電壓突波吸收器。如 Fig-4 為原始電源供應器電源配置, Fig-5 為在 LN 間加上一突波吸收器。
(110VAC 電源使用 P6KE220 / 220Vdc 600W 雙向 TVS; 220VAC 電源使用 P6KE440 / 440Vdc 600W 雙向 TVS;)

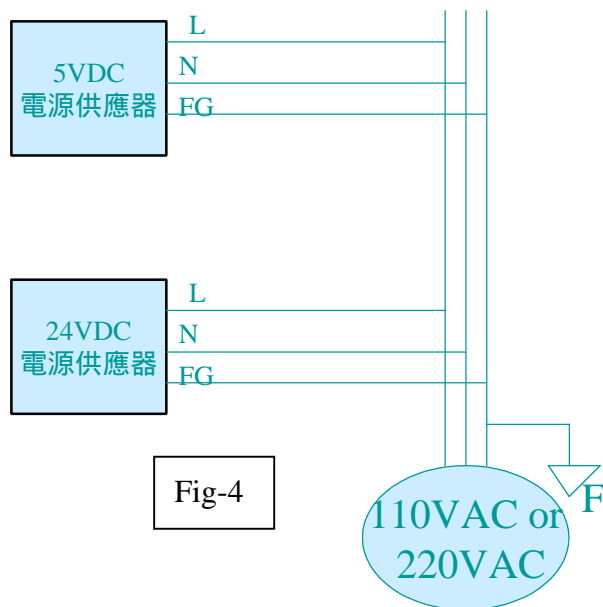


Fig-4

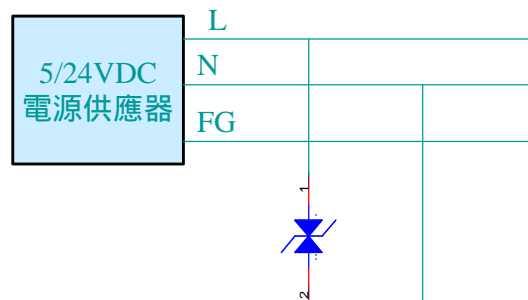


Fig-5

5.保持乾淨的 EDIO 電源供應器之 AC 輸入電源及大地

Fig-6 中馬達等高干擾源與電源供應器配接同一電源,並且串接在電源供應器之後。此類配接方式馬達之雜訊電壓會使電源供應器輸入電壓產生干擾,進而污染 5/24VDC 電源。改善方式,如 Fig-7,將電源供應器配接獨立電源線及地線。

